

# Библиотека Инженера

Петров И.В.

## Программируемые контроллеры

Стандартные языки и приемы  
прикладного проектирования

Стандарт МЭК 61131

Инструменты программирования

Языки МЭК

Стандартные компоненты

Примеры программирования

пусть эта книга принесет вам удачу



УДК 681.5

ББК 32.96

П30

**Петров И. В.**

П30 Программируемые контроллеры. Стандартные языки и приемы прикладного проектирования / Под ред. проф. В. П. Дьяконова. — М.: СОЛОН-Пресс, 2010. — 256 с.: ил. — (Серия «Библиотека инженера»)

ISBN 5-98003-079-4

Описана практика применения промышленных программируемых контроллеров, широко применяющихся для автоматизации производства. Излагаются языки программирования на основе действующего стандарта МЭК 61131-3 и многочисленные примеры подготовки программ для промышленных программируемых контроллеров.

Для специалистов по автоматизации производственных процессов и производственного оборудования, а также для студентов и преподавателей высших технических заведений.

## КНИГА — ПОЧТОЙ

Книги издательства «СОЛОН-Пресс» можно заказать наложенным платежом по фиксированной цене. Оформить заказ можно одним из двух способов:

- 1) выслать открытку или письмо по адресу: 123242, Москва, а/я 20;
- 2) передать заказ по электронной почте по адресу: [magazin@solon-r.ru](mailto:magazin@solon-r.ru)

При оформлении заказа следует правильно и полностью указать адрес, по которому должны быть высланы книги, а также фамилию, имя и отчество получателя. Желательно указать дополнительно свой телефон и адрес электронной почты.

Через Интернет вы можете в любое время получить свежий каталог издательства «СОЛОН-Пресс». Для этого надо послать пустое письмо на робот-автоответчик по адресу:

[katalog@solon-r.ru](mailto:katalog@solon-r.ru)

Получать информацию о новых книгах нашего издательства вы сможете, подписавшись на рассылку новостей по электронной почте. Для этого пошлите письмо по адресу:

[news@solon-r.ru](mailto:news@solon-r.ru)

В теле письма должно быть написано слово SUBSCRIBE.

ISBN 5-98003-079-4

© Макет и обложка «СОЛОН-Пресс», 2010

© Петров И. В., 2010

# Оглавление

Предисловие научного редактора . . . . .	3
Введение . . . . .	6
Предупреждения . . . . .	10
<b>Глава 1. Программируемые контроллеры . . . . .</b>	<b>11</b>
1.1. Определение ПЛК . . . . .	11
1.2. Входы-выходы . . . . .	14
1.3. Режим реального времени и ограничения на применение ПЛК . . . . .	15
1.4. Условия работы ПЛК . . . . .	16
1.5. Интеграция ПЛК в систему управления предприятием .	17
1.6. Доступность программирования . . . . .	20
1.7. Программный ПЛК. . . . .	20
1.8. Рабочий цикл . . . . .	21
1.9. Время реакции. . . . .	23
1.10. Устройство ПЛК . . . . .	25
1.10.1. Системное и прикладное программное обеспечение . . . . .	27
1.10.2. Контроль времени рабочего цикла . . . . .	27
<b>Глава 2. Стандарт МЭК 61131 . . . . .</b>	<b>28</b>
2.1. Открытые системы . . . . .	28
2.2. Целесообразность выбора языков МЭК . . . . .	29
2.3. Простота программирования и доходчивое представление . . . . .	30
2.4. Единые требования в подготовке специалистов . . . . .	31
<b>Глава 3. Инструменты программирования ПЛК . . . . .</b>	<b>32</b>
3.1. Комплексы проектирования МЭК 61131-3 . . . . .	32
3.2. Инструменты комплексов программирования ПЛК . .	35
3.2.1. Встроенные редакторы . . . . .	36
3.2.2. Текстовые редакторы . . . . .	36
3.2.3. Графические редакторы. . . . .	37

---

3.2.4. Средства отладки. . . . .	41
3.2.5. Средства управления проектом . . . . .	44
3.3. Комплекс CoDeSys . . . . .	46
3.4. Строение комплекса CoDeSys . . . . .	48
<b>Глава 4. Данные и переменные. . . . .</b>	<b>50</b>
4.1. Типы данных . . . . .	50
4.2. Элементарные типы данных. . . . .	51
4.2.1. Целочисленные типы . . . . .	51
4.2.2. Логический тип . . . . .	53
4.2.3. Действительные типы . . . . .	54
4.2.4. Интервал времени . . . . .	54
4.2.5. Время суток и дата . . . . .	55
4.2.5. Строки . . . . .	56
4.2.6. Иерархия элементарных типов . . . . .	57
4.3. Пользовательские типы данных . . . . .	57
4.3.1. Массивы . . . . .	57
4.3.2. Структуры . . . . .	59
4.3.3. Перечисления . . . . .	61
4.3.4. Ограничение диапазона . . . . .	62
4.3.5. Псевдонимы типов . . . . .	62
4.3.6. Специфика реализации типов данных CoDeSys . .	63
4.4. Переменные . . . . .	64
4.4.1. Идентификаторы . . . . .	64
4.4.2. Распределение памяти переменных . . . . .	65
4.4.3. Прямая адресация . . . . .	66
4.4.4. Поразрядная адресация . . . . .	68
4.4.5. Преобразования типов . . . . .	69
4.5. Тонкости вычислений . . . . .	70
4.6. Венгерская запись . . . . .	74
4.7. Формат BCD . . . . .	77
<b>Глава 5. Компоненты организации программ (POU) . . . . .</b>	<b>78</b>
5.1. Определение компонента . . . . .	78
5.1.1. Объявление POU . . . . .	79
5.1.2. Формальные и актуальные параметры . . . . .	80
5.1.3. Параметры и переменные компонента . . . . .	81

5.2. Функции . . . . .	82
5.2.1. Вызов функции	
с перечислением значений параметров . . . . .	83
5.2.2. Присваивание значений параметрам функции . . .	84
5.2.3. Функции с переменным числом параметров . . . .	84
5.2.4. Операторы и функции . . . . .	85
5.2.5. Перегрузка функций и операторов. . . . .	86
5.2.6. Пример функции. . . . .	86
5.2.7. Ограничение возможностей функции . . . . .	88
5.2.8. Функции в логических выражениях . . . . .	90
5.3. Функциональные блоки . . . . .	91
5.3.1. Создание экземпляра функционального блока . .	91
5.3.2. Доступ к переменным экземпляра . . . . .	92
5.3.3. Вызов экземпляра блока . . . . .	93
5.3.4. Инициализация данных экземпляра . . . . .	94
5.3.5. Тиражирование экземпляров . . . . .	95
5.3.6. Особенности реализации и применения функциональных блоков . . . . .	96
5.3.7. Шаблонные переменные . . . . .	97
5.3.8. Пример функционального блока. . . . .	98
5.3.9. Действия . . . . .	99
5.4. Программы . . . . .	100
5.4.1. Использование программ . . . . .	100
5.5. Компоненты в CoDeSys . . . . .	100
<b>Глава 6. Структура программного обеспечения ПЛК . . . . .</b>	<b>103</b>
6.1. Задачи . . . . .	103
6.2. Ресурсы . . . . .	105
6.3. Конфигурация . . . . .	106
<b>Глава 7. Языки МЭК . . . . .</b>	<b>107</b>
7.1. Проблема программирования ПЛК . . . . .	107
7.1.1. ПЛК как конечный автомат . . . . .	108
7.2. Семейство языков МЭК . . . . .	111
7.2.1. Диаграммы SFC . . . . .	111
7.2.2. Список инструкций IL . . . . .	114
7.2.3. Структурированный текст ST . . . . .	115

7.2.4. Релейные диаграммы LD . . . . .	115
7.2.5. Функциональные диаграммы FBD . . . . .	116
7.3. Язык линейных инструкций (IL) . . . . .	117
7.3.1. Формат инструкции . . . . .	117
7.3.2. Аккумулятор . . . . .	118
7.3.3. Переход на метку . . . . .	118
7.3.4. Скобки . . . . .	119
7.3.5. Модификаторы . . . . .	120
7.3.6. Операторы . . . . .	120
7.3.7. Вызов функциональных блоков и программ . . . . .	121
7.3.8. Вызов функции . . . . .	122
7.3.9. Комментирование текста . . . . .	122
7.3.10. IL в режиме исполнения . . . . .	123
7.4. Структурированный текст (ST) . . . . .	124
7.4.1. Выражения . . . . .	124
7.4.2. Порядок вычисления выражений . . . . .	124
7.4.3. Пустое выражение . . . . .	125
7.4.4. Оператор выбора IF . . . . .	126
7.4.5. Оператор множественного выбора CASE . . . . .	127
7.4.6. Циклы WHILE и REPEAT . . . . .	129
7.4.7. Цикл FOR . . . . .	130
7.4.8. Прерывание итераций операторами EXIT и RETURN . . . . .	132
7.4.9. Итерации на базе рабочего цикла ПЛК . . . . .	133
7.4.10. Оформление текста . . . . .	134
7.5. Релейные диаграммы (LD) . . . . .	136
7.5.1. Цепи . . . . .	136
7.5.2. Реле с самофиксацией . . . . .	138
7.5.3. Порядок выполнения и обратные связи . . . . .	139
7.5.4. Управление порядком выполнения . . . . .	140
7.5.5. Расширение возможностей LD . . . . .	141
7.5.6. Особенности реализации LD в CoDeSys . . . . .	142
7.5.7. LD-диаграммы в режиме исполнения . . . . .	144
7.6. Функциональные блоковые диаграммы (FBD) . . . . .	144
7.6.1. Отображение POU . . . . .	144
7.6.2. Соединительные линии . . . . .	146
7.6.3. Порядок выполнения FBD . . . . .	146

7.6.4. Инверсия логических сигналов . . . . .	146
7.6.5. Соединители и обратные связи . . . . .	146
7.6.6. Метки, переходы и возврат . . . . .	147
7.6.7. Выражения ST в FBD . . . . .	148
<b>7.7. Последовательные функциональные схемы (SFC) . . . . .</b>	<b>149</b>
7.7.1. Шаги . . . . .	149
7.7.2. Переходы . . . . .	149
7.7.3. Начальный шаг . . . . .	151
7.7.4. Параллельные ветви . . . . .	152
7.7.5. Альтернативные ветви . . . . .	152
7.7.6. Переход на произвольный шаг . . . . .	153
7.7.7. Упрощенный SFC . . . . .	154
7.7.8. Стандартный SFC . . . . .	157
7.7.9. Классификаторы действий . . . . .	158
7.7.10. Действие — переменная . . . . .	161
7.7.11. Механизм управления действием . . . . .	162
7.7.12. Внутренние переменные шага и действия . . . . .	165
7.7.13. Функциональные блоки и программы SFC . . . . .	166
7.7.14. Отладка и контроль исполнения SFC . . . . .	167
<b>Глава 8. Стандартные компоненты . . . . .</b>	<b>170</b>
8.1. Операторы и функции . . . . .	170
8.1.1. Арифметические операторы . . . . .	170
8.1.2. Операторы битового сдвига . . . . .	172
8.1.3. Логические битовые операторы . . . . .	173
8.1.4. Операторы выбора и ограничения . . . . .	174
8.1.5. Операторы сравнения . . . . .	175
8.1.6. Математические функции . . . . .	176
8.1.7. Строковые функции . . . . .	177
8.2. Стандартные функциональные блоки . . . . .	178
8.2.1. Таймеры . . . . .	178
8.2.2. Триггеры . . . . .	182
8.2.3. Детекторы импульсов . . . . .	183
8.2.4. Счетчики . . . . .	184
8.3. Расширенные библиотечные компоненты . . . . .	185
8.3.1. Побитовый доступ к целым . . . . .	186
8.3.2. Гистерезис . . . . .	187

---

8.3.3. Пороговый сигнализатор. . . . .	188
8.3.4. Ограничение скорости изменения сигнала. . . . .	188
8.3.5. Интерполяция зависимостей . . . . .	189
8.3.6. Дифференцирование. . . . .	191
8.3.7. Интегрирование. . . . .	193
8.3.8. ПИД-регулятор . . . . .	195
<b>Глава 9. Примеры программирования. . . . .</b>	<b>200</b>
9.1. Генератор импульсов (PRG LD). . . . .	200
9.2. Последовательное управление по времени (PRG LD, SFC). . . . .	201
9.3. Кодовый замок (PRG LD) . . . . .	203
9.4. Динамический знаковый индикатор (FUN LD, ST) . . . . .	205
9.5. Целочисленное деление с симметричным округлением (FUN ST) . . . . .	207
9.6. Генератор случайных чисел (FB ST) . . . . .	210
9.7. Очередь FIFO (FB ST) . . . . .	212
9.8. Быстрая очередь FIFO (FB ST) . . . . .	214
9.9. Фильтр «скользящее среднее» (FB ST) . . . . .	215
9.10. Медианный фильтр (FB ST) . . . . .	217
9.11. Линеаризация измерений (PRG ST) . . . . .	221
9.12. Широтно-импульсный модулятор на базе таймера (FB IL) . . . . .	224
9.13. Управление реверсивным приводом (FB SFC). . . . .	226
9.14. Сравнение языков с позиции минимизации кода (IL, ST, FBD, LD) . . . . .	231
9.14.1. Программирование последовательности состояний (ST, IL) . . . . .	232
9.14.2. Параллельное решение в виде логических выражений (FBD, LD, ST, IL) . . . . .	237
9.14.3. Функциональный блок против программы . . . . .	241
<b>Список литературы . . . . .</b>	<b>242</b>
<b>Интернет-ссылки . . . . .</b>	<b>245</b>
<b>Приложение</b>	
<b>Перевод специальных терминов и сокращений . . . . .</b>	<b>246</b>

# Глава 1. Программируемые контроллеры

В этой главе объясняется, что такое программируемый контроллер, как он работает и для чего вообще он нужен. Кратко будут рассмотрены принципы построения аппаратных средств и системного программного обеспечения, основы систем реального времени и важнейшие технические характеристики контроллеров.

## 1.1. Определение ПЛК

Любая машина, способная автоматически выполнять некоторые операции, имеет в своем составе *управляющий контроллер* — модуль, обеспечивающий логику работы устройства. Контроллер — это мозг машины. Естественно, чем сложнее логика работы машины, тем «умнее» должен быть контроллер.

Технически контроллеры реализуются по-разному. Это может быть механическое устройство, пневматический или гидравлический автомат, релейная или электронная схема или даже компьютерная программа.

В случае, когда контроллер встроен в машину массового выпуска, стоимость его проектирования распределена на большое число изделий и мала в отношении к стоимости изготовления. В случае машин, изготавливаемых в единичных экземплярах, ситуация обратная. Стоимость проектирования контроллера доминирует по отношению к стоимости его физической реализации.

При создании машин, занятых в сфере промышленного производства, как правило, приходится иметь дело не более чем с единицами однотипных устройств. Кроме того, очень существенной здесь является возможность быстрой перенастройки оборудования на выпуск другой продукции.

Контроллеры, выполненные на основе реле или микросхем с «жесткой» логикой, невозможно научить делать другую работу без существенной переделки. Очевидно, что такой возможностью обладают только *программируемые логические контроллеры* (ПЛК). Идея создания ПЛК родилась практически сразу с появлением микропроцессора, т. е. 30 лет назад.

Физически, типичный ПЛК представляет собой блок, имеющий определенный набор выходов и входов, для подключения датчиков и исполнительных механизмов (рис. 1.1). Логика управления описывается программно на основе микрокомпьютерного ядра. Абсолютно одинаковые ПЛК могут выполнять совершенно разные функции. Причем для изменения алгоритма работы не требуется каких-либо переделок аппаратной части. Аппаратная реализация входов и выходов ПЛК ориентирована на сопряжение с унифицированными приборами и мало подвержена изменениям.



Рис. 1.1. Принцип работы ПЛК

Задачей прикладного программирования ПЛК является только реализация алгоритма управления конкретной машиной. Опрос входов и выходов контроллеров осуществляется автоматически, вне зависимости от способа физического соединения. Эту работу выполняет системное программное обеспечение. В идеальном случае прикладной программист совершенно не интересуется, как подсоединенны и где расположены датчики и исполнительные механизмы. Мало того, его работа не зависит от того, с каким контроллером и какой фирмы он работает. Благодаря стандартизации языков программирования прикладная программа оказывается *переносимой*. Это означает, что ее можно использовать в любом ПЛК, поддерживающем данный стандарт.

Программируемый контроллер — это программно управляемый *дискретный автомат*, имеющий некоторое множество входов, подключенных посредством датчиков к объекту управления, и множество выходов, подключенных к исполнительным устройствам. ПЛК контролирует состояния входов и вырабатывает определенные последовательности программно заданных действий, отражающихся в изменении выходов.

ПЛК предназначен для работы в режиме реального времени в условиях промышленной среды и должен быть доступен для программирования неспециалистом в области информатики [6].

Изначально ПЛК предназначались для управления последовательными логическими процессами, что и обусловило слово «логический» в названии ПЛК. Современные ПЛК помимо простых логических операций способны выполнять цифровую обработку сигналов, управление приводами, регулирование, функции операторского управления и т. д. В стандарте МЭК и очень часто в литературе для обозначения контроллеров применяется сокращение ПК (программируемый контроллер). Поскольку в России обозначение ПК устойчиво связано с персональными компьютерами, мы будем использовать сокращение ПЛК.

Конструкция ПЛК может быть самой разнообразной — от стойки, заполненной аппаратурой, до миниатюрных ПЛК, подобных показанному на рис. 1.2.



Рис. 1.2. Миниатюрный ПЛК фирмы SIEMENS, Германия

Впервые ПЛК были применены в США для автоматизации конвейерного сборочного производства в автомобильной промышленности (фирма Модикон, 1969 г.). Сегодня ПЛК работают в энергетике, в области связи, в химической промышленности, в сфере добычи, транспортировки нефти и газа, в системах обеспечения безопасности, в коммунальном хозяйстве, используются в автоматизации складов, в производстве продуктов питания и напитков, на транспорте, в строительстве и т. д. Реально сфера применения ПЛК даже шире сферы применения персональных компьютеров. Хотя слава ПЛК значительно меньше. Их работа происходит как бы «за сценой» и незаметна для большинства людей.

## 1.2. Входы-выходы

На заре своего появления ПЛК имели только *бинарные входы*, т. е. входы, значения сигналов на которых способны принимать только два состояния — логического нуля и логической единицы. Так, наличие тока (или напряжения) в цепи входа считается обычно логической единицей. Отсутствие тока (напряжения) означает логический 0. Датчиками, формирующими такой сигнал, являются кнопки ручного управления, концевые датчики, датчики движения, контактные термометры и многие другие.

*Бинарный выход* также имеет два состояния — включен и выключен. Сфера применения бинарных выходов очевидна: электромагнитные реле, силовые пускатели, электромагнитные клапаны, световые сигнализаторы и т. д.

В современных ПЛК широко используются *аналоговые* входы и выходы. Аналоговый или *непрерывный* сигнал отражает уровень напряжения или тока, соответствующий некоторой физической величине в каждый момент времени. Этот уровень может относиться к температуре, давлению, весу, положению, скорости, частоте и т. д. Словом, к любой физической величине.

Аналоговые входы контроллеров могут иметь различные параметры и возможности. Так, к их параметрам относятся: разрядность АЦП, диапазон входного сигнала, время и метод преобразования, несимметричный или дифференциальный вход, уровень шума и нелинейность, возможность автоматической калибровки, программная или аппаратная регулировка коэффициента усиления, фильтрация. Особые классы аналоговых входов представляют входы, предназначенные для подключения термометров сопротивления и термопар. Здесь требуется применение специальной аппаратной поддержки (трехточечное включение, источники об разцового тока, схемы компенсации холодного спая, схемы линеаризации и т. д.).

В сфере применения ПЛК бинарные входы и выходы называют обычно *дискретными*. Хотя, конечно, это не точно. Аналоговые сигналы в ПЛК обязательно преобразуются в цифровую, т. е. заведомо дискретную форму представления. Но в технических документах ПЛК любой фирмы вы встретите именно указание количества дискретных и аналоговых входов. Поэтому и далее в книге мы сохраним устоявшуюся здесь терминологию.

Помимо «классических» дискретных и аналоговых входов-выходов многие ПЛК имеют *специализированные входы-выходы*.

Они ориентированы на работу с конкретными специфическими датчиками, требующими определенных уровней сигналов, питания и специальной обработки. Например, квадратурные шифраторы, блоки управления шаговыми двигателями, интерфейсы дисплейных модулей и т. д.

Входы-выходы ПЛК не обязательно должны быть физически сосредоточены в общем корпусе с процессорным ядром. В последние годы все большую популярность приобретают технические решения, позволяющие полностью отказаться от прокладки кабелей для аналоговых цепей. Входы-выходы выполняются в виде миниатюрных модулей, расположенных в непосредственной близости от датчиков и исполнительных механизмов. Соединение подсистемы ввода-вывода с ПЛК выполняется посредством одного общего цифрового кабеля. Например, в интерфейсе Actuators/Sensors interface применяется плоский профицированный кабель («желтый кабель») для передачи данных и питания всего по двум проводам.

### **1.3. Режим реального времени и ограничения на применение ПЛК**

Для математических систем характеристикой качества работы является правильность найденного решения. В системах реального времени помимо правильности решения определяющую роль играет *время реакции*. Логически верное решение, полученное с задержкой более допустимой, не является приемлемым.

Принято различать системы жесткого и мягкого реального времени. В системах *жесткого реального времени* существует выраженный временной порог. При его превышении наступают необратимые катастрофические последствия. В системах *мягкого реального времени* характеристики системы ухудшаются с увеличением времени управляющей реакции. Система может работать плохо или еще хуже, но ничего катастрофического при этом не происходит.

Классический подход для задач жесткого реального времени требует построения *событийно управляемой системы*. Для каждого события в системе устанавливается четко определенное время реакции и определенный приоритет. Практическая реализация таких систем сложна и всегда требует тщательной проработки и моделирования.

Для ПЛК существенное значение имеет не только быстродействие самой системы, но и время проектирования, внедрения и возможной оперативной переналадки.

Абсолютное большинство ПЛК работают по методу *периодического опроса* входных данных (сканирования). ПЛК опрашивает входы, выполняет пользовательскую программу и устанавливает необходимые значения выходов. Специфика применения ПЛК обуславливает необходимость одновременного решения нескольких задач. Прикладная программа может быть реализована в виде множества логически независимых задач, которые должны работать одновременно.

На самом деле ПЛК имеет обычно один процессор и выполняет несколько задач псевдопараллельно, последовательными порциями. Время реакции на событие оказывается зависящим от числа одновременно обрабатываемых событий. Рассчитать минимальное и максимальное значения времени реакции, конечно, можно, но добавление новых задач или увеличение объема программы приведет к увеличению времени реакции. Такая модель более подходит для систем мягкого реального времени. Современные ПЛК имеют типовое значение времени рабочего цикла, измеряемое единицами миллисекунд и менее. Поскольку время реакции большинства исполнительных устройств значительно выше, с реальными ограничениями возможности использования ПЛК по времени приходится сталкиваться редко.

В некоторых случаях ограничением служит не время реакции на событие, а обязательность его фиксации, например работа с датчиками, формирующими импульсы малой длительности. Это ограничение преодолевается специальной конструкцией входов. Так, счетный вход позволяет фиксировать и подсчитывать импульсы с периодом во много раз меньшим времени рабочего цикла ПЛК. Специализированные интеллектуальные модули в составе ПЛК позволяют автономно отрабатывать заданные функции, например модули управления сервоприводом.

## 1.4. Условия работы ПЛК

К негативным факторам, определяющим промышленную среду, относятся: температура и влажность, удары и вибрация, коррозионно-активная газовая среда, минеральная и металлическая пыль, электромагнитные помехи (рис. 1.3). Перечисленные факторы, весьма характерные для производственных условий, обу-



**Рис. 1.3. Настройка оборудования  
(РПАЗ, г. Рославль, Смоленская обл.)**

словливают жесткие требования, определяющие схемотехнические решения, элементную и конструктивную базу ПЛК. В процессе серийного производства ПЛК обязательным является технический прогон готовых изделий, включающий климатические, вибрационные и другие испытания.

ПЛК — это конструктивно законченное изделие, физическое исполнение которого определяется требуемой степенью защиты, начиная от контроллеров в легких пластиковых корпусах, предназначенных для монтажа в шкафу (степень защиты IP20), и до герметичных устройств в литых металлических корпусах, предназначенных для работы в особо жестких условиях.

Правильно подобранный по условиям эксплуатации контроллер нельзя повредить извне без применения экстремальных методов. Штатными для ПЛК являются такие аппаратные решения, как полная гальваническая развязка входов-выходов, защита по току и напряжению, зеркальные выходные каналы, сторожевой таймер задач и микропроцессорного ядра.

## **1.5. Интеграция ПЛК в систему управления предприятием**

Контроллеры традиционно работают в нижнем звене *автоматизированных систем управления предприятием* (АСУ) — систем, непосредственно связанных с технологией производства (ТП). ПЛК обычно являются первым шагом при построении сис-

тем АСУ. Это объясняется тем, что необходимость автоматизации отдельного механизма или установки всегда наиболее очевидна. Она дает быстрый экономический эффект, улучшает качество производства, позволяет избежать физически тяжелой и рутинной работы. Контроллеры по определению созданы именно для такой работы.

Далеко не всегда удается создать полностью автоматическую систему. Часто «общее руководство» со стороны квалифицированного человека — диспетчера необходимо. В отличие от автоматических систем управления такие системы называют *автоматизированными*. Еще 10 — 15 лет назад диспетчерский пульт управления представлял собой табло с множеством кнопок и световых индикаторов. В настоящее время подобные пульты применяются только в очень простых случаях, когда можно обойтись несколькими кнопками и индикаторами. В более «серьезных» системах применяются ПК.

Появился целый класс программного обеспечения реализующего интерфейс *человек—машина* (MMI). Это так называемые системы сбора данных и оперативного диспетчерского управления (Supervisory Control And Data Acquisition System — SCADA). Современные SCADA-системы выполняются с обязательным применением средств мультимедиа. Помимо живого отображения процесса производства, хорошие диспетчерские системы позволяют накапливать полученные данные, проводят их хранение и анализ, определяют критические ситуации и производят оповещение персонала по каналам телефонной и радиосети, позволяют создавать сценарии управления (как правило, Visual Basic), формируют данные для анализа экономических характеристик производства.

Создание систем диспетчерского управления является отдельным видом бизнеса. Разделение производства ПЛК, средств программирования и диспетчерских систем привело к появлению *стандартных протоколов обмена данными*. Наибольшую известность получила технология OPC (OLE for Process Control), базирующаяся на механизме DCOM Microsoft Windows. Механизм динамического обмена данными (DDE) применяется пока еще достаточно широко, несмотря на то что требованиям систем реального времени не удовлетворяет.

Все это «многоэтажное» объяснение призвано подчеркнуть еще одно немаловажное преимущество ПЛК — средства системной интеграции являются составной частью базового программного обеспечения современного ПЛК (рис. 1.4). Допустим, вы

написали и отладили автономный проект на контроллере при помощи системы подготовки программ CoDeSys. Как теперь нужно доработать программу, чтобы связать ПЛК с системой диспетчерского управления, базой данных или Интернет-сервером? Ответ: никак. Никакого программирования далее вообще не потребуется. В комплекс программирования ПЛК входит ОРС-сервер. Он умеет получать доступ к данным ПЛК также прозрачно, как и отладчик. Достаточно обеспечить канал передачи данных ПЛК — ОРС-сервер. Обычно такой канал уже существует, вы использовали его при отладке. Вся дальнейшая работа сводится к определению списка доступных переменных, правильной настройке сети, конфигурированию ОРС-сервера и SCADA-системы. В целом, операция очень напоминает настройку общедоступных устройств локальной сети ПК.

Второй часто возникающей задачей является интеграция нескольких ПЛК с целью синхронизации их работы. Здесь появляются сети, обладающие рядом специфических требований. В це-

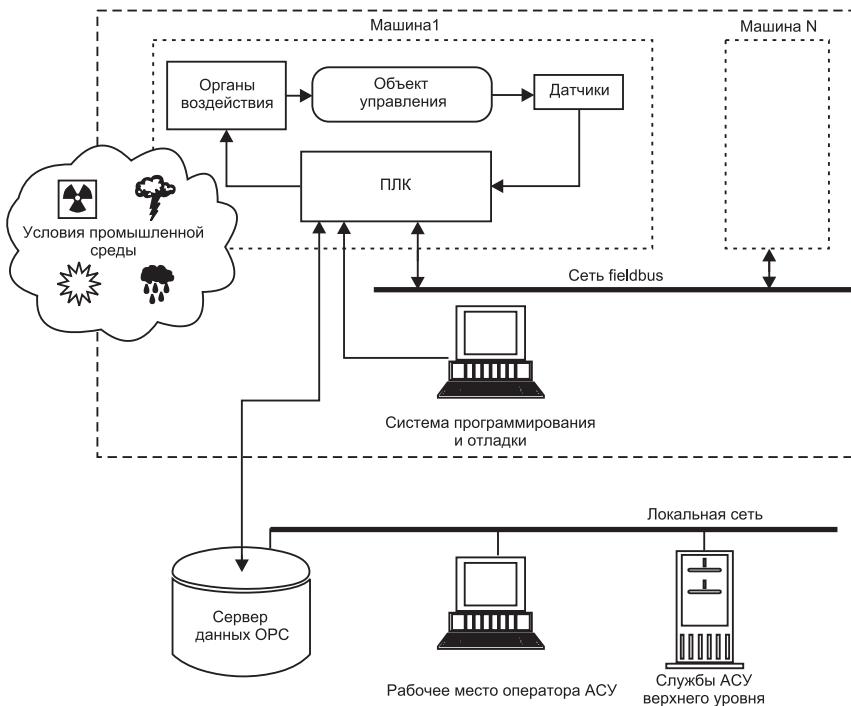


Рис. 1.4. Место ПЛК в АСУ ТП

лом это требования, аналогичные требованиям к ПЛК: режим реального времени, надежность в условиях промышленной среды, ремонтопригодность, простота программирования. Такой класс сетей получил название *промышленных сетей* (fieldbus). Существует масса фирменных реализаций и достаточно много стандартов таких сетей (Bitbus, Modbus, Profibus, CANopen, DeviceNet), позволяющих интегрировать аппаратуру различных фирм, но ни один из них нельзя признать доминирующим.

Благодаря продуктивному развитию средств сетевой интеграции появилась возможность создания *распределенных систем управления*. В 80-х гг. XX в. доминировали ПЛК с числом входов-выходов несколько сотен. В настоящее время большим спросом пользуются микроПЛК с количеством входов-выходов до 64. В распределенных системах каждый ПЛК решает локальную задачу. Задача синхронизации управления выполняется компьютерами среднего звена АСУ. Распределенные системы выигрывают по надежности, гибкости монтажа и простоте обслуживания.

## 1.6. Доступность программирования

Главным требованием к ПЛК всегда была и остается возможность его эксплуатации существующим техническим персоналом и возможность быстрой замены старого оборудования. Поэтому языки программирования компьютеров и встраиваемых микропроцессорных систем управления плохо подходят для программирования ПЛК. Здесь нужны более простые и наглядные языки, позволяющие излагать задачу в близких к применяемым технологиям категориях. Привлечение же к программированию специализированной фирмы неизбежно порождает зависимость, если реализация не является достаточно прозрачной. Сложный язык программирования ПЛК снижает его шансы на конкурентном рынке существенно больше, чем массогабаритные показатели.

## 1.7. Программный ПЛК

Программные приложения, имитирующие технологию ПЛК на компьютере (оснащенном платами ввода-вывода), получили название *программный ПЛК* (soft PLC). Программная эмуляция ПЛК удобна тем, что благодаря наличию многозадачной операционной системы можно совместить в одном месте контроллер, среду программирования и систему диспетчерского управления.

Существенный минус такого решения — большое время выхода на рабочий режим после включения питания или зависания компьютера. Особенно опасно, если перезапуск произвел «сторожевой таймер» в автоматическом режиме, в то время как состояние исполнительных механизмов не соответствует исходным позициям. Загрузка операционной системы может отнимать несколько минут, все это время система оказывается неуправляемой. Для ПЛК время «холодного» запуска измеряется миллисекундами.

Для достижения сравнимых с ПЛК технических показателей по надежности компьютер, конечно, должен быть промышленного исполнения (на базе магистралей PC/104 или VME), а не дешевый офисный «по name».

## 1.8. Рабочий цикл

Задачи управления требуют непрерывного циклического контроля. В любых цифровых устройствах непрерывность достигается за счет применения дискретных алгоритмов, повторяющихся через достаточно малые промежутки времени. Таким образом, вычисления в ПЛК всегда повторяются циклически. Одна итерация, включающая замер, расчет и выработку воздействия, называется *рабочим циклом* ПЛК. Выполняемые действия зависят от значения входов контроллера, предыдущего состояния и определяются пользовательской программой.

По включению питания ПЛК выполняет самотестирование и настройку аппаратных ресурсов, очистку оперативной памяти данных (ОЗУ), контроль целостности прикладной программы пользователя. Если прикладная программа сохранена в памяти, ПЛК переходит к основной работе, которая состоит из постоянного повторения последовательности действий, входящих в *рабочий цикл*.

Рабочий цикл ПЛК состоит из нескольких фаз.

1. Начало цикла.
2. Чтение состояния входов.
3. Выполнение кода программы пользователя.
4. Запись состояния выходов.
5. Обслуживание аппаратных ресурсов ПЛК.
6. Монитор системы исполнения.
7. Контроль времени цикла.
8. Переход на начало цикла.

В самом начале цикла ПЛК производит физическое чтение входов. Считанные значения размещаются в области памяти входов. Таким образом, создается полная одномоментная зеркальная копия значений входов.

Далее выполняется код *пользовательской программы*. Пользовательская программа работает с копией значений входов и выходов, размещенной в оперативной памяти. Если прикладная программа не загружена или остановлена, то данная фаза рабочего цикла, естественно, не выполняется. Отладчик системы программирования имеет доступ к образу входов-выходов, что позволяет управлять выходами вручную и проводить исследования работы датчиков.

После выполнения пользовательского кода физические выходы ПЛК приводятся в соответствие с расчетными значениями (фаза 4).

Обслуживание аппаратных ресурсов подразумевает обеспечение работы системных таймеров, часов реального времени, оперативное самотестирование, индикацию состояния и другие аппаратно-зависимые задачи.

Монитор *системы исполнения* включает большое число функций, необходимых при отладке программы и обеспечении взаимодействия с системой программирования, сервером данных и сетью. В функции системы исполнения обычно включается: загрузка кода программы в оперативную и электрически перепрограммируемую память, управление последовательностью выполнения задач, отображение процесса выполнения программ, пошаговое выполнение, обеспечение просмотра и редактирования значений переменных, фиксация и трассировка значений переменных, контроль времени цикла и т. д.

Пользовательская программа работает только с мгновенной копией входов. Таким образом, значения входов в процессе выполнения пользовательской программы не изменяются в пределах одного рабочего цикла. Это фундаментальный принцип построения *ПЛК сканирующего типа*. Такой подход исключает неоднозначность алгоритма обработки данных в различных его ветвях. Кроме того, чтение копии значения входа из ОЗУ выполняется значительно быстрее, чем прямое чтение входа. Аппаратно чтение входа может быть связано с формированием определенных временных интервалов, передачей последовательности команд для конкретной микросхемы или даже запросом по сети.

Если заглянуть глубже, то нужно отметить, что не всегда работа по чтению входов полностью локализована в фазе чтения